1. **Yoko Uwate, Yoshifumi Nishio *and* Akio Ushida :** Markov Chain Modeling of Intermittency Chaos and its Application to Hopfield NN, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *4,* 774-779, 2004.
2. **Zonghuang Yang, Yoshifumi Nishio *and* Akio Ushida :** Generation of Various Types of Spatio-Temporal Phenomena in Two-Layer Cellular Neural Networks, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *4,* 864-871, 2004.
3. **Yoko Uwate, Yoshifumi Nishio, Tetsushi Ueta, Tohru Kawabe *and* Tohru Ikeguchi :** Performance of Chaos and Burst Noises Injected to the Hopfield NN for Quadratic Assignment Problems, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *4,* 937-943, 2004.
4. **関川 宗久, 三好 徹哉, 西尾 芳文, 稲葉 直彦 :** 対称性をもつある強制回路に発生する周期窓, *電子情報通信学会論文誌(A),* **J87-A,** *5,* 606-616, 2004年.
5. **Masao Takagi, Masaki Hashizume, Masahiro Ichimiya, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Lead Open Detection Based on Supply Current of CMOS LSIs, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *6,* 1330-1337, 2004.
6. **Masaki Hashizume, Teruyoshi Matsushima, Takashi Shimamoto, Hiroyuki Yotsuyanagi, Takeomi Tamesada *and* Akio Sakamoto :** Genetic State Reduction Method of Incompletely Specified Machines, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *6,* 1555-1563, 2004.
7. **Masayuki Yamauchi, Yoshifumi Nishio, Akio Ushida *and* Mamoru Tanaka :** Phase-Inversion Waves in Oscillators Coupled by Two Kinds of Inductors as a Ladder, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E87-A,** *9,* 2233-2240, 2004.
8. **Yoko Uwate *and* Yoshifumi Nishio :** Search of Many Good Solutions of QAP by Connected Hopfield NNs with Intermittency Chaos Noise, *Journal of Signal Processing,* **8,** *6,* 439-447, 2004.
9. **Yoshihiro Yamagami, Yuichi Tanji, Atsumi Hattori, Yoshifumi Nishio *and* Akio Ushida :** A Reduction Technique of Large-Scale RCG Interconnects in the Complex Frequency Domain, *International Journal of Circuit Theory and Applications,* **32,** *6,* 471-486, 2004.
10. **Junji Kawata, Yuichi Tanji, Yoshifumi Nishio *and* Akio Ushida :** A Reduction Technique for RLCG Interconnects Using Least Squares Method, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E88-A,** *2,* 513-523, 2005.
11. **鎌野 琢也, 安野 卓, 西尾 芳文 :** 環境認識機能を有する人間共存型脚式ロボットの開発, *徳島大学工学部研究報告,* **50,** 19-25, 2005年.
12. **森田 郁朗, 橋爪 正樹 :** PSpiceによる三相HB形ステッピングモータの駆動特性解析, *電気学会論文誌D (産業応用部門誌),* **D-124,** *4,* 423-424, 2004年.
13. **Yasuteru Hosokawa *and* Yoshifumi Nishio :** Simple Chaotic Circuit Using CMOS Ring Oscillators, *International Journal of Bifurcation and Chaos,* **14,** *7,* 2513-2524, 2004.
14. **川上 烈生, 山上 喜廣, 富永 喜久雄, 服部 敦美, 來山 征士, 大野 泰夫 :** デジタル化・ネットワーク化時代の電気電子工学学生実験, *徳島大学高度情報化基盤センター「広報」,* **12,** 57-60, 2005年2月.
15. **Takagi Masao, Masaki Hashizume, Masahiro Ichimiya, Hiroyuki Yotsuyanagi, Tsukimoto Isao *and* Takeomi Tamesada :** AC Electric Field for Detecting Pin Opens by Supply Current of CMOS ICs, *Proc. of International Conference on Electronics Packaging,* 217-222, Tokyo, Apr. 2004.
16. **Zonghuang Yang, Kazuya Tsuruta, Yoshifumi Nishio *and* Akio Ushida :** Investigation of Phase-Wave Propagation Phenomena in Second Order CNN Arrays, *Proceedings of IEEE International Symposium on Circuits and Systems (ISCAS'04),* **3,** 49-52, Vancouver, May 2004.
17. **Yoshihiro Yamagami, Hiroo Yabe, Yoshifumi Nishio *and* Akio Ushida :** Distortion Analysis of Nonlinear Networks Based on SPICE-Oriented Harmonic Balance Method, *Proceedings of IEEE International Symposium on Circuits and Systems (ISCAS'04),* **4,** 633-636, Vancouver, May 2004.
18. **Akio Ushida, Yoshihiro Yamagami *and* Yoshifumi Nishio :** SPICE-Oriented Distortion Analysis of Nonlinear Networks, *Proceedings of IEEE International Conference on Circuits and Systems for Communications (ICCSC'04), 2PB-9,* Moscow, Jun. 2004.
19. **Tian Song, Gen Fujita, Takao Onoe *and* Isao Shirakawa :** Low Complexity Triplet Search Motion Estimation for H.264, *International Technical Conference on Circuits/Systems, Computers and Communications (ITC-CSCC),* **7F3P,** *35,* 1-4, Sendai, Jul. 2004.
20. **Kazuya Tsuruta, Zonghuang Yang, Yoshifumi Nishio *and* Akio Ushida :** Diffusion Analysis of Direction-Preserving Small-World CNN, *Proceedings of IEEE International Workshop on Cellular Neural Networks and their Applications (CNNA'04),* 352-357, Budapest, Jul. 2004.
21. **Yoko Uwate *and* Yoshifumi Nishio :** Complex Behavior in a Ring of Chaotic Circuits Related with Intermittency, *Proceedings of IEEE International Workshop on Cellular Neural Networks and their Applications (CNNA'04),* 58-63, Budapest, Jul. 2004.
22. **Yoko Uwate, Yoshifumi Nishio *and* Tohru Ikeguchi :** Associative Memory by Hopfield NN with Chaos Injection, *Proceedings of International Joint Conference on Neural Networks (IJCNN'04),* **1,** 69-74, Budapest, Jul. 2004.
23. **Masaki Hashizume, Masahiro Ichimiya, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Test Circuit for CMOS Lead Open Detection by Supply Current Testing under AC Electric Field Application, *Proc. of the 2004 47-th Midwest Symposium on Circuits and Systems,* I-557-I-560, Hiroshima, Jul. 2004.
24. **Hiroaki Satoh, Norinobu Yoshida, Seishi Kitayama *and* Shinsuke Konaka :** Studies on functional photonic crystal devices utilizing anisotropic medium properties by condensed node spatial network method, *Proceedings of International Symposium on Communications and Information Technologies 2004,* 829-834, Sapporo, Oct. 2004.
25. **Masaki Hashizume, Daisuke Yoneda, Hiroyuki Yotsuyanagi, Tetsuo Tada, Takeshi Koyama, Ikuro Morita *and* Takeomi Tamesada :** IDDQ Test Method Based on Wavelet Transformation for Noisy Current Measurement Environment, *Proc. of 13th Asian Test Symposium,* 112-117, Kenting, Taiwan, Nov. 2004.
26. **Yoko Uwate *and* Yoshifumi Nishio :** Complex Behavior in Coupled Chaotic Circuits Related with Intermittency, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'04),* 589-592, Fukuoka, Nov. 2004.
27. **Masahiro Wada *and* Yoshifumi Nishio :** Several Phase Synchronization Modes in Coupled Multi-State Chaotic Circuits, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'04),* 525-528, Fukuoka, Nov. 2004.
28. **Junji Kawata, Yuichi Tanji, Yoshifumi Nishio, Tomoji Yoshida, Tetsuo Tada *and* Akio Ushida :** Experimental-Based Approach for Macromodel Synthesis of Interconnects, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'04),* 107-110, Fukuoka, Nov. 2004.
29. **Masahiro Ichimiya, Masaki Hashizume, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Test Equipment for CMOS Lead Open Detection Based on Supply Current under AC Electric Field Application, *Proc. of the ECWC 10 Conference,* P03-5-1-P03-5-5, Anaheim, Feb. 2005.
30. **Yasuteru Hosokawa *and* Yoshifumi Nishio :** Analysis of Chaotic Circuits Using Wien Bridge Oscillator and a Resonator, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 73-76, Honolulu, Mar. 2005.
31. **Kazuya Tsuruta *and* Yoshifumi Nishio :** Reversible Watermarking Using Small-World Cellular Neural Network, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 21-24, Honolulu, Mar. 2005.
32. **Yuki Nakaaji, Shuichi Aono *and* Yoshifumi Nishio :** Run Test of Pseudo-Random Numbers Generated by Chaotic Maps, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 57-60, Honolulu, Mar. 2005.
33. **Shuichi Aono, Yoshifumi Nishio *and* Hideharu Aruga :** Research on True Random Numbers with a Key Feature, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 61-64, Honolulu, Mar. 2005.
34. **Miki Akazawa, Masayuki Yamauchi *and* Yoshifumi Nishio :** Asymmetric Alternating Propagation in Coupled Oscillators, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 101-104, Honolulu, Mar. 2005.
35. **Yoko Uwate, Natsumi Dake *and* Yoshifumi Nishio :** Back Propagation Learning of an Affordable Neural Network for Chaotic Time Series, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 139-142, Honolulu, Mar. 2005.
36. **Haruna Matsushita, Yoko Uwate *and* Yoshifumi Nishio :** Research on Improvement in Self-Organization Capability Using Two SOMs, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 307-310, Honolulu, Mar. 2005.
37. **Natsumi Dake, Yoko Uwate, Yoshifumi Nishio *and* Takaya Yamazato :** Research on Clutter Reduction Methods of a UWB Chaotic Radar, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 367-370, Honolulu, Mar. 2005.
38. **Masayoshi Oda, Zonghuang Yang, Yoshifumi Nishio *and* Akio Ushida :** Analysis of Two-Dimensional Conductive Plates Based on CNNs, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 447-450, Honolulu, Mar. 2005.
39. **Seizo Hagino, Yoshifumi Nishio *and* Akio Ushida :** Tracing Bifurcation Branches of High-Dimensional Nonlinear Algebraic Equations Using SPICE, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 451-454, Honolulu, Mar. 2005.
40. **Yoshihiro Yamagami, Yoshifumi Nishio, Junji Kawata *and* Akio Ushida :** Frequency Response Curves of Nonlinear Electronic Circuits Using Fourier Transformer, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 499-502, Honolulu, Mar. 2005.
41. **Junji Kawata, Yuichi Tanji, Yoshifumi Nishio *and* Akio Ushida :** Interconnect Modeling Using Numerical Inversion of Laplace Transforms, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 511-514, Honolulu, Mar. 2005.
42. **Shintaro Arai *and* Yoshifumi Nishio :** Research on Suboptimal Receivers for Chaos Shift Keying, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'05),* 375-378, Honolulu, Mar. 2005.
43. **Seiichi Nishimoto, Masaki Hashizume, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Electrical Detection of Pin Shorts by Supply Current of PIC, *Proc. RISP International Workshop on Nonlinear Circuit and Signal Processing,* 171-174, Honolulu, Mar. 2005.
44. **Takashi Sakaguchi, Masaki Hashizume, Hiroyuki Yotsuyanagi, Takeomi Tamesada, Tetsuo Tada, Takeshi Koyama, Yasuhiro Miyagawa, Seiji Tanaka *and* Toshihiro Kayahara :** Fail-Safe Evaluation Method for Boiler Control Circuits by Circuit Simulation, *Proc. RISP International Workshop on Nonlinear Circuit and Signal Processing,* 395-398, Honolulu, Mar. 2005.
45. **佐藤 弘明, 吉田 則信, 來山 征士, 小中 信典 :** ジャイロ異方性媒質を利用した周波数スイッチングにおける外部直流磁界の変化に対する過渡応答特性解析, *電子情報通信学会ソサイエティ大会講演論文集,* 9, 2004年9月.
46. **上手 洋子, 西尾 芳文 :** ゆとりニューロンを導入した階層型ニューラルネットワークの BP 学習, *電子情報通信学会ソサイエティ大会講演論文集, A-2-9,* 42, 2004年9月.
47. **和田 昌浩, 西尾 芳文 :** 複数状態を有するカオス回路の結合系にみられる同期モード, *電子情報通信学会ソサイエティ大会講演論文集, A-2-16,* 49, 2004年9月.
48. **野瀬 浩司, 島本 隆, 來山 征士, 佐藤 弘明, 小中 信典 :** タンデム接続されたNLMSエコーキャンセラの特性, *電子情報通信学会ソサイエティ大会講演論文集, A-4-26,* 2004年9月.
49. **三谷 篤史, 矢野 智, 島本 隆, 來山 征士 :** 収束特性を改善するためのNLMSエコーキャンセラの性能, *電子情報通信学会ソサイエティ大会講演論文集, A-4-27,* 2004年9月.
50. **多田 哲生, 小山 健, 橋爪 正樹, 大井 誉裕, 本田 裕 :** プリント基板におけるビアの特性インピーダンス測定, *電気関係学会四国支部連合大会講演論文集,* 107, 2004年9月.
51. **川尻 誠, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** CCDの故障モデル導出のためのSpiceモデルの開発, *電気関係学会四国支部連合大会講演論文集,* 108, 2004年9月.
52. **月本 功, 高木 正夫, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** TTL IC内の論理値テストによる未検出断線故障に対する電流テストの検査入力生成, *電気関係学会四国支部連合大会講演論文集,* 109, 2004年9月.
53. **高木 正夫, 橋爪 正樹, 石井 寛文, 月本 功, 一宮 正博, 四柳 浩之, 為貞 建臣 :** 低電源電圧CMOS TQFP ICの交流電界印加時の電流テストによるピン浮き検出, *電気関係学会四国支部連合大会講演論文集,* 110, 2004年9月.
54. **西田 智巳, 橋爪 正樹, 一宮 正博, 四柳 浩之, 為貞 建臣, 三浦 幸也 :** 抵抗ストリング型DA変換器の電流テストの可能性, *電気関係学会四国支部連合大会講演論文集,* 111, 2004年9月.
55. **中屋敷 慎太郎, 一宮 正博, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** ゲートの負荷容量の高速充電による高速IDDQテスト回路の開発, *電気関係学会四国支部連合大会講演論文集,* 112, 2004年9月.
56. **村上 潤吏, 四柳 浩之, 橋爪 正樹, 樹下 行三 :** 回路構造を基にするスキャンツリーのチェーン長短縮法, *電気関係学会四国支部連合大会講演論文集,* 113, 2004年9月.
57. **江崎 大輔, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** 矩形波電圧源駆動ダイナミックCMOS論理回路の動作速度, *電気関係学会四国支部連合大会講演論文集,* 114, 2004年9月.
58. **秋田 哲男, 橋爪 正樹, 四柳 浩之, 為貞 建臣, 下谷 光生 :** IDDT消滅時間検出回路による伝送ゲートで模擬した断線故障の検出, *電気関係学会四国支部連合大会講演論文集,* 115, 2004年9月.
59. **西本 誠一, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** PICの電源電流によるピン間ブリッジ故障検出法, *電気関係学会四国支部連合大会講演論文集,* 116, 2004年9月.
60. **坂口 貴司, 橋爪 正樹, 四柳 浩之, 為貞 建臣, 多田 哲生, 小山 健, 宮川 泰寛, 田中 聖二, 茅原 敏広 :** ボイラ制御回路のフェールセーフ性自動評価システム, *電気関係学会四国支部連合大会講演論文集,* 117, 2004年9月.
61. **川岡 靖典, 島本 隆, 來山 征士 :** 3次元VLSIにおける直線スタイナー問題の遺伝的解法, *電気関係学会四国支部連合大会講演論文集, 1-18,* 2004年9月.
62. **岸田 正博, 島本 隆, 來山 征士 :** TCGを用いたフロアプランのSA法による解法, *電気関係学会四国支部連合大会講演論文集, 1-23,* 2004年9月.
63. **三井 明, 島本 隆, 來山 征士 :** 収束速度を考慮した可変ステップアルゴリズム, *電気関係学会四国支部連合大会講演論文集, 12-21,* 2004年9月.
64. **森谷 尚泰, 島本 隆, 來山 征士, 佐藤 弘明, 小中 信典 :** 時変性のあるエコー経路でのエコー打消し特性, *電気関係学会四国支部連合大会講演論文集, 12-22,* 2004年9月.
65. **加藤 雄一, 島本 隆, 來山 征士, 佐藤 弘明, 小中 信典 :** タンデム接続されたNLMSエコーキャンセラの特性, *電気関係学会四国支部連合大会講演論文集, 12-23,* 2004年9月.
66. **上手 洋子, 西尾 芳文 :** インターミッテンシー·カオス回路をリング状に結合したときの複雑現象, *電気関係学会四国支部連合大会講演論文集, 1-1,* 1, 2004年9月.
67. **中阿地 有紀, 西尾 芳文 :** カオス写像による擬似乱数のランテスト, *電気関係学会四国支部連合大会講演論文集, 1-2,* 2, 2004年9月.
68. **細川 康輝, 西尾 芳文 :** カオス回路結合系に発生する現象とパラメータの関係, *電気関係学会四国支部連合大会講演論文集, 1-3,* 3, 2004年9月.
69. **占部 弘治, 楊 宗晃, 西尾 芳文, 牛田 明夫 :** 2層セルラニューラルネットワークにみられる位相差の伝播現象について, *電気関係学会四国支部連合大会講演論文集, 1-11,* 11, 2004年9月.
70. **小田 将敬, 楊 宗晃, 西尾 芳文 :** 2層 CNN を用いた平面回路の解析, *電気関係学会四国支部連合大会講演論文集, 1-12,* 12, 2004年9月.
71. **占部 弘治, 吉田 一, 西尾 芳文, 牛田 明夫 :** セルラーニューラルネットワークによる分布定数回路のシミュレート, *電気関係学会四国支部連合大会講演論文集, 1-14,* 14, 2004年9月.
72. **萩野 精蔵, 西尾 芳文, 牛田 明夫 :** SPICE による特異点の求解及び分岐枝の追跡, *電気関係学会四国支部連合大会講演論文集, 1-15,* 15, 2004年9月.
73. **山上 喜廣, 西尾 芳文, 牛田 明夫 :** SPICE による伝送線路の電圧分布解析, *電気関係学会四国支部連合大会講演論文集, 1-16,* 16, 2004年9月.
74. **河田 淳治, 丹治 裕一, 西尾 芳文, 牛田 明夫 :** 伝送線路モデルを合成するための留数の計算方法, *電気関係学会四国支部連合大会講演論文集, 1-17,* 17, 2004年9月.
75. **Shintaro Arai *and* Yoshifumi Nishio :** Research on Noncoherent Detection for Chaos Shift Keying, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-9,* 317, Sep. 2004.
76. **Haruna Matsushita, Yoshifumi Nishio *and* Masatake Akutagawa :** Time Series Analysis of EEG Data Using Coarse Graining Curve, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-10,* 318, Sep. 2004.
77. **Natsumi Dake, Yoshifumi Nishio *and* Takaya Yamazato :** Maximum-Likelihood Decodings for a Chaotic UWB Radar, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-11,* 319, Sep. 2004.
78. **Shuichi Aono, Yoshifumi Nishio *and* Mikio Hasegawa :** Effect of Chaos Noise on Tabu Search with 2-Opt for TSPs, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-12,* 320, Sep. 2004.
79. **Yousuke Taniguchi, Hiroo Yabe, Yoshifumi Nishio *and* Akio Ushida :** Distortion Analysis of RF Circuits Based on Spice, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-13,* 321, Sep. 2004.
80. **Miki Akazawa, Masayuki Yamauchi *and* Yoshifumi Nishio :** Delaying the Timing of Phase-Inversion Waves in Coupled Oscillators, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-14,* 322, Sep. 2004.
81. **Ryosuke Tsujioka, Yasuteru Hosokawa *and* Yoshifumi Nishio :** Influence on Frequency Variations on an Asymmetrical Coupled Chaotic System, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-30,* 338, Sep. 2004.
82. **木村 直樹, 野瀬 浩司, 來山 征士, 佐藤 弘明, 小中 信典 :** OFDMを用いた電力線通信方式の検討, *電子情報通信学会総合大会講演論文集, B-8-5,* 2005年3月.
83. **三谷 篤史, 矢野 智, 島本 隆, 來山 征士 :** 推定誤差を考慮した可変ステップゲイン型エコーキャンセラ, *電子情報通信学会総合大会講演論文集, A-4-20,* 2005年3月.
84. **粟飯原 淳二, 小中 信典, 佐藤 弘明, 來山 征士 :** 高周波レーザ駆動回路のRCシャント回路による波形改善の検討, *電子情報通信学会総合大会講演論文集, C-12-40,* 2005年3月.
85. **上手 洋子, 西尾 芳文 :** 結合カオス回路にみられる同期現象とインターミッテンシーによる同期崩壊, *第17回 回路とシステム軽井沢ワークショップ論文集,* 19-23, 2004年4月.
86. **村上 潤吏, 四柳 浩之, 口井 敏匡, 西川 茂樹, 橋爪 正樹, 樹下 行三 :** 回路構造を基にするテストパターン非依存のスキャンツリー構成法, *第51回FTC研究会資料,* 2004年7月.
87. **萩野 精蔵, 西尾 芳文, 牛田 明夫 :** SPICE による解曲線の追跡法と分岐点の一求解法, *電子情報通信学会技術研究報告,* **NLP2004,** *27,* 19-24, 2004年7月.
88. **Junji Kawata, Yuichi Tanji, Yoshifumi Nishio *and* Akio Ushida :** A Modeling Technique of Interconnects Using Numerical Laplace Transformation, *IEICE Technical Report,* **NLP2004,** *29,* 31-36, Jul. 2004.
89. **佐藤 弘明, 吉田 則信, 來山 征士, 小中 信典 :** 半導体磁化プラズマを利用したフォトニック結晶スイッチング素子の基本特性解析, *電気学会電磁界理論研究会資料,* 65-70, 2004年9月.
90. **吉田 則信, 佐藤 弘明 :** 導体系を含む放電に伴う近傍電磁界のスカラーおよびべクトルポテンシャル空間回路網による時間応答解析, *電気学会電磁界理論研究会資料,* 59-64, 2004年9月.
91. **上手 洋子, 西尾 芳文 :** セル·アセンブリ機能をもたせた階層型ニューラルネットワークの BP 学習, *電子情報通信学会技術研究報告,* **NLP2004,** *86,* 61-64, 2004年11月.
92. **藤本 佳照, 四柳 浩之, 橋爪 正樹, 為貞 建臣 :** レイアウト情報を用いた故障候補エリアの抽出, *電子情報通信学会技術研究報告,* **104,** *478,* 79-84, 2004年12月.
93. **永島 友彦, 四柳 浩之, 橋爪 正樹, 為貞 建臣 :** 初期状態を考慮する部分スキャンシフトを用いたテスト生成について, *第52回FTC研究会資料,* 2005年1月.
94. **青野 修一, 西尾 芳文, 長谷川 幹雄 :** カオスノイズを注入した 2-opt 法による TSP 解析, *電子情報通信学会技術研究報告,* **NLP2004,** *94,* 31-34, 2005年1月.
95. **小田 将敬, 楊 宗晃, 西尾 芳文, 牛田 明夫 :** CNN を用いた二次元導体板の解析手法, *電子情報通信学会技術研究報告,* **NLP2004,** *96,* 41-44, 2005年1月.
96. **谷口 陽介, 矢部 紘央, 西尾 芳文, 牛田 明夫 :** フーリエ変換器を用いた非線形振動回路の動特性解析, *電子情報通信学会技術研究報告,* **NLP2004,** *104,* 27-32, 2005年1月.
97. **荒井 伸太郎, 西尾 芳文 :** ノンコヒーレント CSK 通信方式の研究, *電子情報通信学会技術研究報告,* **NLP2004,** *106,* 39-42, 2005年1月.
98. **嶽 奈津美, 西尾 芳文, 山里 敬也 :** UWB カオスレーダのクラッタ除去法, *電子情報通信学会技術研究報告,* **NLP2004,** *108,* 49-52, 2005年1月.
99. **細川 康輝, 西尾 芳文 :** ウィーンブリッジ発振器と共振器を用いたカオス回路, *電子情報通信学会技術研究報告,* **NLP2004,** *114,* 81-86, 2005年1月.
100. **黒岩 眞吾, 柘植 覚, 任 福継, 來山 征士 :** 統計的手法を用いた音声信号の復元手法の改良, *徳島大学工学部研究報告,* **50,** 26-32, 2005年3月.
101. **Yoko Uwate, Yoshifumi Nishio *and* Akio Ushida :** Complex Behavior and its Analysis in Chaotic Circuits Networks with Intermittency, --- Complex Computing-Networks, Springer Proceedings Physics (vol. 104), Izzet Cem Goknar and Levent Sevgi (Ed.), pp. 297-304 ---, Springer, Berlin, Feb. 2006.
102. **月本 功, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** ばらつきを有するICで構成したTTL回路の電源電流による統計的断線故障検出法, *エレクトロニクス実装学会誌,* **8,** *3,* 199-207, 2005年.
103. **Natsumi Dake, Yoko Uwate, Yoshifumi Nishio *and* Takaya Yamazato :** Ultra-Wideband Chaotic Radar and Clutter Reduction Methods, *Journal of Signal Processing,* **9,** *6,* 473-478, 2005.
104. **Hiroyuki Yotsuyanagi, Toshimasa Kuchii, Shigeki Nishikawa, Masaki Hashizume *and* Kozo Kinoshita :** Reducing Scan Shifts Using Configurations of Compatible and Folding Scan Trees, *Journal of Electronic Testing - Theory and Applications,* **21,** *6,* 613-620, 2005.
105. **Hiroaki Satoh, Norinobu Yoshida, Seishi Kitayama *and* Shinsuke Konaka :** Analysis of 2-D Frequency Converter Utilizing Compound Nonlinear Photonic-Crystal Structure by Condensed Node Spatial Network Method, *IEEE Transactions on Microwave Theory and Techniques,* **54,** *1,* 210-215, 2006.
106. **Yoshihiro Yamagami, Yoshifumi Nishio *and* Akio Ushida :** Analysis of Reactance Oscillators Having Multi-Mode Oscillations, *IEICE Transactions on Fundamentals of Electronics, Communications and Computer Sciences,* **E89-A,** *3,* 764-771, 2006.
107. **Masaki Hashizume, Masahiro Ichimiya, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Vectorless Open Pin Detection Method for CMOS Logic Circuits, *Proc. of International Conference on Electronics Packaging,* 391-396, Tokyo, Apr. 2005.
108. **Yoko Uwate *and* Yoshifumi Nishio :** Back Propagation Learning of Neural Networks with Chaotically-Selected Affordable Neurons, *Proceedings of IEEE International Symposium on Circuits and Systems (ISCAS'05),* 1481-1484, Kobe, May 2005.
109. **Masaki Hashizume, Masahiro Ichimiya, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Electric Field for Detecting Open Leads in CMOS Logic Circuits by Supply Current Testing, *Proc. of IEEE International Symposium on Circuits and Systems,* 2995-2998, Kobe, May 2005.
110. **Saito Kosuke, Tian Song *and* Takashi Shimamoto :** Complexity Reduced Variable Block Size Motion Estimation Algorithm for H.264, *The 2005 International Technical Conference on Circuits/Systems, Computers and Communications,* 1007-1008, Cheju, Jul. 2005.
111. **Tomohiko Nagashima, Hiroyuki Yotsuyanagi, Masaki Hashizume *and* Takeomi Tamesada :** Test Generation for Scan Circuits Using Random Selection of the Operations of Scan Flip-flops, *6th Workshop on RTL and High Level Testing (WRTLT05),* 79-83, Harbin, China, Jul. 2005.
112. **Kazuya Tsuruta *and* Yoshifumi Nishio :** Reversible Watermarking Technique Using Small-World Cellular Neural Network, *Proceedings of European Conference on Circuit Theory and Design (ECCTD'05),* **3,** 157-160, Cork, Aug. 2005.
113. **Yoko Uwate *and* Yoshifumi Nishio :** Modeling Using 1-D Map of Complex Behavior in Coupled Chaotic Circuits with Intermittency, *Proceedings of European Conference on Circuit Theory and Design (ECCTD'05),* **1,** 229-232, Cork, Aug. 2005.
114. **Taisuke Nishio *and* Yoshifumi Nishio :** Image Processing Using Periodic Pattern Formation in Cellular Neural Networks, *Proceedings of European Conference on Circuit Theory and Design (ECCTD'05),* **3,** 85-88, Cork, Aug. 2005.
115. **Haruna Matsushita *and* Yoshifumi Nishio :** Competing Behavior of Two Kinds of SOMs and its Application to Clustering, *Proceedings of Workshop on Self-Organizing Maps (WSOM'05),* 355-362, Paris, Sep. 2005.
116. **Yoko Uwate *and* Yoshifumi Nishio :** Synchronization Phenomena in van der Pol Oscillators Coupled by a Time Varying Resistor, *Proceedings of International Workshop on Nonlinear Dynamics of Electronic Systems (NDES'05),* P94, Potsdam, Sep. 2005.
117. **Koichi Matsumoto, Yoko Uwate, Yoshifumi Nishio *and* Seiichiro Moro :** Synchronization Phenomena in a Ring of Coupled Wien-Bridge Oscillators, *Proceedings of International Workshop on Nonlinear Dynamics of Electronic Systems (NDES'05),* O28, Potsdam, Sep. 2005.
118. **Haruna Matsushita *and* Yoshifumi Nishio :** Estimation of Embedding Dimension Using Self-Organizing Map, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'05),* 138-141, Bruges, Oct. 2005.
119. **Yoko Uwate *and* Yoshifumi Nishio :** Learning Ability of Evolving Affordable Neural Networks with Genetic Algorithm, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'05),* 242-245, Bruges, Oct. 2005.
120. **Masahiro Wada, Kiyoto Kitatsuji *and* Yoshifumi Nishio :** Spatio-Temporal Phase Patterns in Coupled Chaotic Maps with Parameter Deviations, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'05),* 178-181, Bruges, Oct. 2005.
121. **Yasuteru Hosokawa, Ryosuke Tsujioka *and* Yoshifumi Nishio :** Relation between Synchronous Rate and Small Variations on an Asymmetrical Coupled Chaotic System, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'05),* 166-169, Bruges, Oct. 2005.
122. **Akio Ushida, Yoshihiro Yamagami *and* Yoshifumi Nishio :** Intermodulation Analysis of Nonlinear Circuits Using Two-Dimensional Fourier Transformation, *Proceedings of International Symposium on Nonlinear Theory and its Applications (NOLTA'05),* 282-285, Bruges, Oct. 2005.
123. **Masaki Hashizume, Tomomi Nishida, Hiroyuki Yotsuyanagi, Takeomi Tamesada *and* Yukiya Miura :** Current Testable Design of Resistor String DACs, *The IEEE International Workshop on Electronic Design, Test and Applications,* 197-200, Kuala Lumpur, Malaysia, Jan. 2006.
124. **Yasuteru Hosokawa *and* Yoshifumi Nishio :** Analysis of an Asymmetrical Coupled System Using Chaotic Circuits and van der Pol Oscillators, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 54-57, Honolulu, Mar. 2006.
125. **Koji Urabe *and* Yoshifumi Nishio :** Phase Propagation Phenomena in Two-Layer Cellular Neural Networks, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 102-105, Honolulu, Mar. 2006.
126. **Shintaro Arai *and* Yoshifumi Nishio :** Variable Sequence Length Transmitter for Noncoherent Chaos Shift Keying, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 301-304, Honolulu, Mar. 2006.
127. **Koki Nishizono *and* Yoshifumi Nishio :** Image Processing of Gray Scale Images by Fuzzy Cellular Neural Network, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 90-93, Honolulu, Mar. 2006.
128. **Haruna Matsushita *and* Yoshifumi Nishio :** CHAOSOM; Collaboration between Chaos and Self-Organizing Map, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 305-308, Honolulu, Mar. 2006.
129. **Yuki Nakaaji *and* Yoshifumi Nishio :** Synchronization of Chaotic Circuits with Transmission Line, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 353-356, Honolulu, Mar. 2006.
130. **Shuichi Aono, Masahiro Wada *and* Yoshifumi Nishio :** Improvement of a Cryptosystem Using Two Chaotic Maps, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 349-352, Honolulu, Mar. 2006.
131. **Yuta Komatsu, Yoko Uwate *and* Yoshifumi Nishio :** Synchronization in Chaotic Circuits Coupled by Mutual Inductors, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 293-296, Honolulu, Mar. 2006.
132. **Yoshifumi Tada, Yoko Uwate *and* Yoshifumi Nishio :** Solving Ability of Hopfield Neural Network with Chaotic Switching Mix Noise for Quadratic Assignment Problem, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 317-320, Honolulu, Mar. 2006.
133. **Masato Tomita, Haruna Matsushita *and* Yoshifumi Nishio :** Data Extraction by Self-Organizing Map Containing Neurons with Additional States, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 29-32, Honolulu, Mar. 2006.
134. **Yoko Uwate, Thomas Ott, Yoshifumi Nishio *and* Ruedi Stoop :** Performance of Feedforward Neural Network with External Influence Function for Back Propagation Learning, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 17-20, Honolulu, Mar. 2006.
135. **Koichi Matsumoto, Yoko Uwate, Yoshifumi Nishio *and* Seiichiro Moro :** Investigation of Strange Synchronization Phenomena in Coupled Wien-Bridge Oscillator, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 309-312, Honolulu, Mar. 2006.
136. **Yousuke Taniguchi, Yoshihiro Yamagami, Yoshifumi Nishio *and* Akio Ushida :** Frequency Domain Analysis of CMOS Amplifiers Containing Parasitic Capacitors, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 389-392, Honolulu, Mar. 2006.
137. **Yasunori Kawaoka, Takashi Shimamoto *and* Tian Song :** Evolutional Algorithms of A Steiner Tree Problem in 3-D VLSI, *Proceedings of RISP International Workshop on Nonlinear Circuits and Signal Processing (NCSP'06),* 437-440, Honolulu, Mar. 2006.
138. **Tomohiko Nagashima, Hiroyuki Yotsuyanagi, Masaki Hashizume *and* Takeomi Tamesada :** Test Time Reduction Method for Scan Design with Clock-Control DFT, *Proc. RISP International Workshop on Nonlinear Circuit and Signal Processing,* 441-444, Honolulu, Mar. 2006.
139. **西本 誠一, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** 電源電流によるZ80ピン間ブリッジ故障の実時間テスト, *電子情報通信学会ソサイエティ大会講演論文集,* 83, 2005年9月.
140. **野瀬 浩司, 來山 征士, 佐藤 弘明, 小中 信典 :** 全二重電力通信用エコーキャンセラの検討, *電子情報通信学会ソサイエティ大会講演論文集, B-8-18,* 2005年9月.
141. **結城 諭, 來山 征士, 佐藤 弘明, 小中 信典 :** マルチパス環境における狭帯域OFDM通信の性能改善について, *電子情報通信学会ソサイエティ大会講演論文集, B-8-19,* 2005年9月.
142. **清水 達也, 江崎 大輔, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** 時変電源電圧駆動ダイナミックCMOS時計回路の消費電力評価, *電子情報通信学会ソサイエティ大会講演論文集,* 92, 2005年9月.
143. **高木 正夫, 橋爪 正樹, 月本 功, 一宮 正博, 四柳 浩之, 為貞 建臣 :** 交流電界印加時のリード浮き電流テストでのリード浮き発生信号線への出力論理値の影響, *電気関係学会四国支部連合大会講演論文集,* 118, 2005年9月.
144. **飯原 健司, 橋爪 正樹, 多田 哲生, 小山 健, 四柳 浩之, 為貞 建臣 :** ウェーブレット変換を用いたIDDQテスト法の検査能力評価システム, *電気関係学会四国支部連合大会講演論文集,* 119, 2005年9月.
145. **坂口 貴司, 橋爪 正樹, 四柳 浩之, 為貞 建臣, 三浦 幸也 :** 組み込み型IDDQテスト回路の製造ばらつきの影響, *電気関係学会四国支部連合大会講演論文集,* 120, 2005年9月.
146. **池 浩司, 四柳 浩之, 橋爪 正樹, 樹下 行三 :** 故障影響伝搬数を基にするスキャンツリー内のフリップフロップの配置法について, *電気関係学会四国支部連合大会講演論文集,* 128, 2005年9月.
147. **井上 勝己, 四柳 浩之, 橋爪 正樹, 為貞 建臣 :** スキャンツリー構成順序回路のCADによる設計, *電気関係学会四国支部連合大会講演論文集,* 129, 2005年9月.
148. **大村 洋, 四柳 浩之, 橋爪 正樹, 為貞 建臣 :** 隣接信号線の電圧値を考慮する断線故障の検査可能性評価, *電気関係学会四国支部連合大会講演論文集,* 130, 2005年9月.
149. **清水 達也, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** 時変電源電圧駆動ダイナミックCMOS加算器の消費電力評価, *電気関係学会四国支部連合大会講演論文集,* 132, 2005年9月.
150. **Seiichi Nishimoto, Masaki Hashizume, Hiroyuki Yotsuyanagi *and* Takeomi Tamesada :** Supply Current Test Program for Pin Short Detection in Z80, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers,* 383, Sep. 2005.
151. **佐々木 義典, 小中 信典, 佐藤 弘明, 來山 征士 :** 曲名識別に向けた音符抽出法の研究, *電気関係学会四国支部連合大会講演論文集, 1-26,* 2005年9月.
152. **西岡 隆志, 小中 信典, 佐藤 弘明, 來山 征士 :** 拡張機能付4ビットALUの論理設計，及び，XOR回路高速化に関する検討, *電気関係学会四国支部連合大会講演論文集, 9-7,* 2005年9月.
153. **北井 豊, 小中 信典, 佐藤 弘明, 來山 征士 :** 残留指紋における特徴点抽出用細線化処理法, *電気関係学会四国支部連合大会講演論文集, 13-2,* 2005年9月.
154. **薦田 昌男, 占部 弘治, 西尾 芳文 :** モアレ稿応用計測のためのセルラニューラルネットワーク, *電気関係学会四国支部連合大会講演論文集, 1-8,* 8, 2005年9月.
155. **細川 康輝, 西尾 芳文 :** 2つの直列型 van der Pol 発振器とダイオードを用いたカオス回路, *電気関係学会四国支部連合大会講演論文集, 1-9,* 9, 2005年9月.
156. **Haruna Matsushita *and* Yoshifumi Nishio :** Embedding of Nonlinear Time Series Using Self-Organizing Map, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-10,* 359, Sep. 2005.
157. **Yoshifumi Tada, Yoko Uwate *and* Yoshifumi Nishio :** Performance of Torus Noise Injected to Hopfield NN for QAP, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-11,* 360, Sep. 2005.
158. **Yoshinori Matsumoto, Shuichi Aono, Yoko Uwate *and* Yoshifumi Nishio :** Chaos in van der Pol Oscillator with a Time-Varying Inductor, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-12,* 361, Sep. 2005.
159. **Yuta Komatsu, Yoko Uwate *and* Yoshifumi Nishio :** Synchronization in Two Chaotic Circuits Coupled by a Mutual Inductor, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-13,* 362, Sep. 2005.
160. **Masato Tomita, Haruna Matsushita *and* Yoshifumi Nishio :** Visualization of Sounds Using Self-Organizing Map, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-14,* 363, Sep. 2005.
161. **Shintaro Arai *and* Yoshifumi Nishio :** Research on a Noncoherent Correlation-Based Chaos Communication System, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-15,* 364, Sep. 2005.
162. **Yuki Nakaaji *and* Yoshifumi Nishio :** Theoretical Analysis of Runs of Pseudo-Random Numbers Generated by Chaotic Maps, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-16,* 365, Sep. 2005.
163. **Azian Azamimi, Taisuke Nishio, Shintaro Arai *and* Yoshifumi Nishio :** Image Processing of Recurrence Plot Using CNN, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-17,* 366, Sep. 2005.
164. **Yousuke Taniguchi, Yoshihiro Yamagami, Yoshifumi Nishio *and* Akio Ushida :** Analysis of Frequency Response Curves of CMOS Amplifiers with Spice, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-18,* 367, Sep. 2005.
165. **Shuichi Aono, Yoshifumi Nishio *and* Hideharu Aruga :** True Random Numbers with Chaotic Key Feature, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-19,* 368, Sep. 2005.
166. **Taisuke Nishio *and* Yoshifumi Nishio :** Periodic Pattern Formation in CNNs and its Applications, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-21,* 370, Sep. 2005.
167. **Masayoshi Oda, Yoshihiro Yamagami, Yoshifumi Nishio *and* Akio Ushida :** Analog Circuit Optimization Technique Using SPICE, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-22,* 371, Sep. 2005.
168. **Koki Nishizono *and* Yoshifumi Nishio :** Image Processing by Fuzzy CNN, *Journal of Shikoku-Section Joint Convention of the Institutes of Electrical and Related Engineers, 17-23,* 372, Sep. 2005.
169. **尾崎 和志, 島本 隆, 宋 天, 來山 征士 :** 直方体パッキング問題のSA法による解法, *電気関係学会四国支部連合大会講演論文集, 1-27,* 2005年9月.
170. **宮井 隆充, 島本 隆, 宋 天, 來山 征士 :** スパニンググラフを用いたスタイナー木の効率的な構築方法, *電気関係学会四国支部連合大会講演論文集, 1-28,* 2005年9月.
171. **柳原 哲也, 島本 隆, 來山 征士 :** 相互相関を用いる重畳通話検出法について, *電気関係学会四国支部連合大会講演論文集, 12-15,* 2005年9月.
172. **東山 正明, 島本 隆, 來山 征士 :** エコーキャンセラーにおける入力信号と収束特性の関係について, *電気関係学会四国支部連合大会講演論文集, 12-16,* 2005年9月.
173. **三谷 篤史, 矢野 智, 島本 隆, 來山 征士 :** 推定誤差を考慮した可変ステップゲイン型エコーキャンセラ, *電気関係学会四国支部連合大会講演論文集, 12-17,* 2005年9月.
174. **松下 春奈, 西尾 芳文 :** 触角を持つ SOM の自己組織化能力に関する研究, *電子情報通信学会総合大会講演論文集, A-2-16,* 52, 2006年3月.
175. **Yoko Uwate *and* Yoshifumi Nishio :** Learning Ability of Evolving Affordable Neural Networks with Genetic Algorithm for Back Propagation Learning, *Proceedings of the 2006 IEICE General Conference, A-2-15,* 51, Mar. 2006.
176. **Atsushi Shishido, Hideki Okada, Tian Song *and* Takashi Shimamoto :** Fast 4-step Intra-Prediction Mode Selection Method for H.264/AVC, *電子情報通信学会総合大会講演論文集, D-11-38,* Mar. 2006.
177. **山田 篤, 佐藤 成一, 宋 天, 島本 隆 :** H.264/AVCにおけるCABAC高速処理アーキテクチャ, *電子情報通信学会総合大会講演論文集, D-11-39,* 2006年3月.
178. **野瀬 浩司, 來山 征士, 佐藤 弘明, 小中 信典 :** 全二重電力線通信用エコーキャンセラについて, *電子情報通信学会総合大会講演論文集, A-4-20,* 2006年3月.
179. **西岡 隆志, 小中 信典, 佐藤 弘明, 來山 征士 :** 可変容量を用いたレーザ駆動回路の波形改善の検討, *電子情報通信学会総合大会講演論文集, C-12-13,* 2006年3月.
180. **上手 洋子, 西尾 芳文 :** BP 学習におけるゆとりニューラルネットワークのもつ柔軟性について, *第18回 回路とシステム軽井沢ワークショップ論文集,* 339-342, 2005年4月.
181. **上手 洋子, 西尾 芳文 :** 結合カオス回路にみられる複雑現象の1次元写像を用いたモデリング, *電子情報通信学会技術研究報告,* **NLP2005,** *22,* 37-40, 2005年6月.
182. **西尾 太介, 西尾 芳文 :** CNN における周期的パターン形成を用いた画像処理, *電子情報通信学会技術研究報告,* **NLP2005,** *24,* 47-50, 2005年6月.
183. **松下 春奈, 西尾 芳文 :** 二種類の SOM を用いたクラスタリングに関する研究, *電子情報通信学会技術研究報告,* **NLP2005,** *25,* 51-56, 2005年6月.
184. **小田 将敬, 山上 喜廣, 西尾 芳文, 河田 淳治, 牛田 明夫 :** 周波数領域における一最適化手法について, *電気学会研究会資料,* **ECT05,** *70,* 51-54, 2005年11月.
185. **Haruna Matsushita *and* Yoshifumi Nishio :** Research on Competing and Accommodating Behavior of Peace SOM, *IEICE Technical Report,* **NC2005,** *74,* 65-68, Nov. 2005.
186. **飯原 健司, 四柳 浩之, 橋爪 正樹, 為貞 建臣 :** 回路構造に基づく複数コアのスキャンツリー構成, *第54回FTC研究会資料,* 2006年1月.
187. **西本 誠一, 橋爪 正樹, 四柳 浩之, 為貞 建臣 :** マイクロコンピュータ回路のバス故障の実時間テスト法, *第54回FTC研究会資料,* 2006年1月.
188. **谷口 陽介, 山上 喜廣, 西尾 芳文, 牛田 明夫 :** 非線形寄生容量を考慮したCMOS増幅回路の周波数領域での解析, *電子情報通信学会技術研究報告,* **NLP2005,** *101,* 19-24, 2006年1月.
189. **Yoko Uwate *and* Yoshifumi Nishio :** Synchronization Phenomena in van der Pol Oscillators Coupled by a Time Varying Resistor, *IEICE Technical Report,* **NLP2005,** *109,* 67-70, Jan. 2006.
190. **松本 光市, 上手 洋子, 西尾 芳文, 茂呂 征一郎 :** リング状に結合されたウィーンブリッジ発振器の同期現象, *電子情報通信学会技術研究報告,* **NLP2005,** *110,* 71-74, 2006年1月.
191. **細川 康輝, 西尾 芳文 :** カオス回路と van der Pol 発振器を用いた非対称結合系における同期現象, *電子情報通信学会技術研究報告,* **NLP2005,** *111,* 75-80, 2006年1月.
192. **松下 春奈, 西尾 芳文 :** 自己組織化マップを用いた埋め込み次元の推定, *電子情報通信学会技術研究報告,* **NLP2005,** *116,* 105-108, 2006年1月.
193. **冨田 真人, 松下 春奈, 西尾 芳文 :** Fatigable SOM とそのクラスタリングへの応用, *電子情報通信学会技術研究報告,* **NLP2005,** *117,* 109-112, 2006年1月.
194. **荒井 伸太郎, 西尾 芳文 :** CSK Suboptimal 受信機を利用した情報信号と系列長の検出法, *電子情報通信学会技術研究報告,* **NLP2005,** *131,* 39-42, 2006年1月.
195. **多田 佳史, 上手 洋子, 西尾 芳文 :** カオス的に切り替わるノイズを注入したホップフィールドニューラルネットワークの解探索能力, *電子情報通信学会技術研究報告,* **NLP2005,** *133,* 49-52, 2006年1月.
196. **Yoko Uwate *and* Yoshifumi Nishio :** Ring of van der Pol Oscillators Coupled by Time-Varying Resistors, *IEICE Technical Report,* **NLP2005,** *143,* 35-40, Mar. 2006.
197. **Haruna Matsushita *and* Yoshifumi Nishio :** CHAOSOM and its Application to Traveling Salesman Problem, *IEICE Technical Report,* **NLP2005,** *148,* 65-68, Mar. 2006.
198. **桐山 聰, 英 崇夫, 荒木 秀夫, 中村 浩一, 黒岩 眞吾, 藤澤 正一郎, 原口 雅宣, 玉置 俊晃, 羽地 達次, 高石 喜久, 來山 征士, 大橋 眞, 上田 哲史 :** 特色ある大学教育支援プログラム「進取の気風」を育む創造性教育の推進 平成17年度 報告書, --- 若者のセルフ·マネジメント能力を育てる徳島大学創成学習開発センターの活動 ---, *特色ある大学教育支援プログラム「進取の気風」を育む創造性教育の推進 平成17年度 報告書,* 徳島, 2006年3月.